

ПОЗИЦИОННОЕ ОБОЗНАЧЕНИЕ МИКРОСХЕМ	К О Н Т А К Т	
	GND	+5V
DD2	7	14

1. Выводы микросхем для подключения питания приведены в таблице .
2. Продолжение сигналов см. схему электрическую принципиальную блока управления.
3. Продолжение сигналов см. схему электрическую принципиальную блока питания БЛИЯ.436717.028 ЭЗ.
4. Проверку блока ключей производить в составе системного блока.

