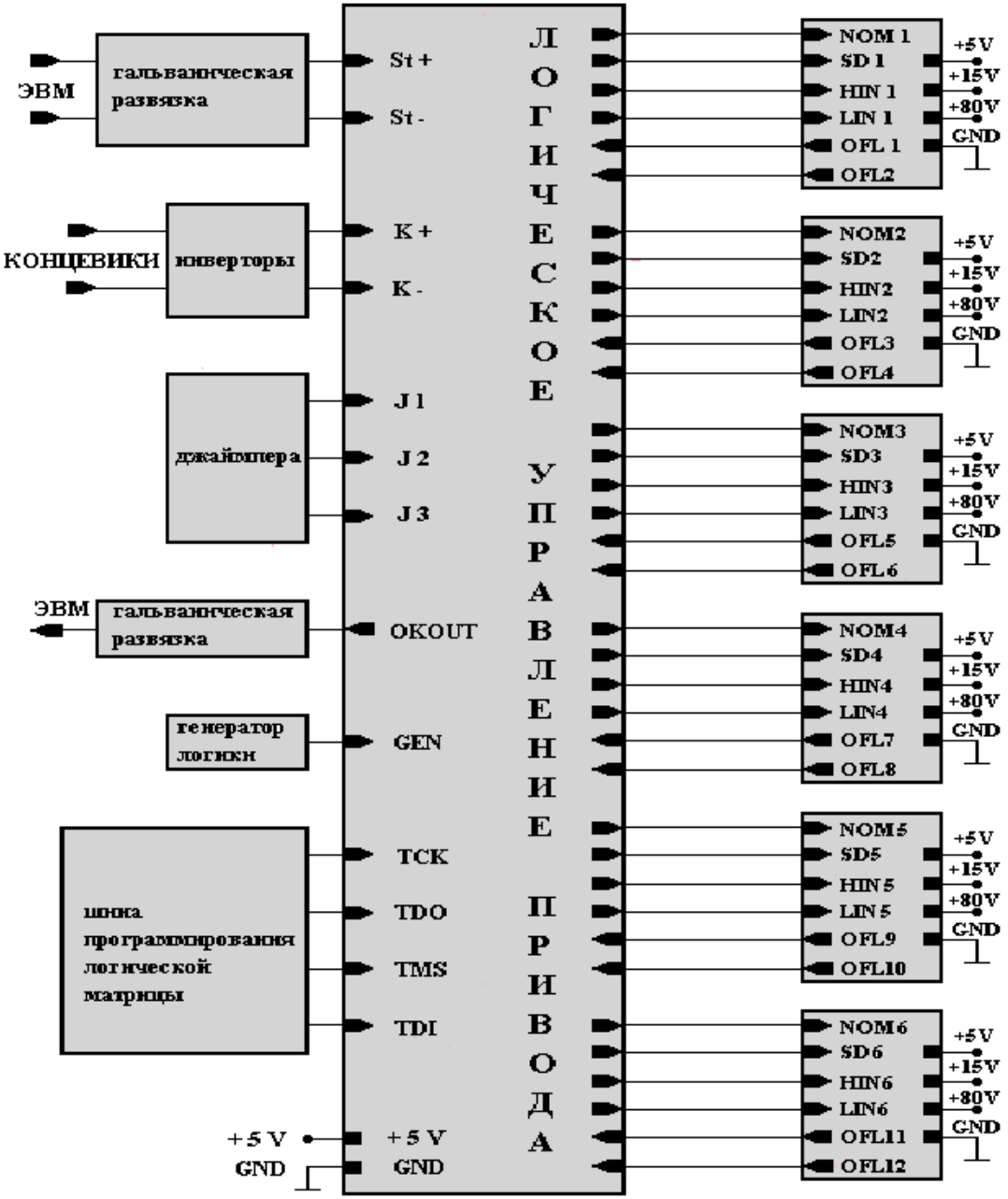

ЭВМ
гальваническая развязка
St +
St -
КОНЦЕВИКИ
инверторы
K +
K -
джайпера
J 1
J 2
J 3
ЭВМ
гальваническая развязка
OKOUT
генератор логики
GEN
шина программирования логической матрицы
TCK
TDO
TMS
TDI
+5 V
GND
+5 V
GND
ЛОГИЧЕСКОЕ УПРАВЛЕНИЕ ПРИВОДА
NOM 1
SD 1
HIN 1
LIN 1
OFL 1
OFL2
NOM2
SD2
HIN2
LIN2
OFL3
OFL4
NOM3
SD3
HIN3
LIN3
OFL5
OFL6
NOM4
SD4
HIN4
LIN4
OFL7
OFL8
NOM5
SD5
HIN5
LIN5
OFL9
OFL10
NOM6
SD6
HIN6
LIN6
OFL11
OFL12
+5V
+15V
+80V
GND