

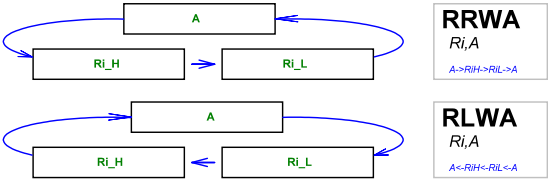
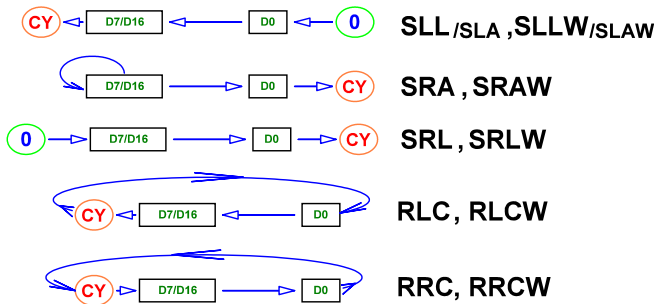
SLL / SLA A	SLL / SLA MR	SLL / SLA MO	SLL / SLA (Ri)	SLL / SLA (MR,Ri)	SLL / SLA (MO,Ri)	SLL / SLA (MR,SP)	SLL / SLA [MR.w]	SLL / SLA [MO.w]	SLL / SLA ([MR.w],Ri)	SLL / SLA ([MO.w],X)	SLLW / SLAW Ri
			SL/SLA @Ri	SL/SLA @(M+Ri)	SL/SLA @(M+Ri)	SL/SLA @(M+SP)	SL/SLA @M	SL/SLA @M	SL/SLA @(M+Ri)	SL/SLA @(M+Ri)	
SRA A	SRA MR	SRA MO	SRA (Ri)	SRA (MR,Ri)	SRA (MO,Ri)	SRA (MR,SP)	SRA [MR.w]	SRA [MO.w]	SRA ([MR.w],Ri)	SRA ([MO.w],X)	SRAW Ri
			SRA @Ri	SRA @(M+Ri)	SRA @(M+Ri)	SRA @(M+SP)	SRA @M	SRA @M	SRA @(M+Ri)	SRA @(M+Ri)	
SRL A	SRL MR	SRL MO	SRL (Ri)	SRL (MR,Ri)	SRL (MO,Ri)	SRL (MR,SP)	SRL [MR.w]	SRL [MO.w]	SRL ([MR.w],Ri)	SRL ([MO.w],X)	SRLW Ri
			SRL @Ri	SRL @(M+Ri)	SRL @(M+Ri)	SRL @(M+SP)	SRL @M	SRL @M	SRL @(M+Ri)	SRL @(M+Ri)	
RLC A	RLC MR	RLC MO	RLC (Ri)	RLC (MR,Ri)	RLC (MO,Ri)	RLC (MR,SP)	RLC [MR.w]	RLC [MO.w]	RLC ([MR.w],Ri)	RLC ([MO.w],X)	RLCW Ri
			RLC @Ri	RLC @(M+Ri)	RLC @(M+Ri)	RLC @(M+SP)	RLC @M	RLC @M	RLC @(M+Ri)	RLC @(M+Ri)	
RRC A	RRC MR	RRC MO	RRC (Ri)	RRC (MR,Ri)	RRC (MO,Ri)	RRC (MR,SP)	RRC [MR.w]	RRC [MO.w]	RRC ([MR.w],Ri)	RRC ([MO.w],X)	RRCW Ri
			RRC @Ri	RRC @(M+Ri)	RRC @(M+Ri)	RRC @(M+SP)	RRC @M	RRC @M	RRC @(M+Ri)	RRC @(M+Ri)	

CLR A	CLR MR	CLR MO	CLR (Ri)	CLR (MR,Ri)	CLR (MO,Ri)	CLR (MR,SP)	CLR [MR.w]	CLR [MO.w]	CLR ([MR.w],Ri)	CLR ([MO.w],X)	CLRW Ri
			CLR @Ri	CLR @(M+Ri)	CLR @(M+Ri)	CLR @(M+SP)	CLR @M	CLR @M	CLR @(M+Ri)	CLR @(M+Ri)	
CPL A	CPL MR	CPL MO	CPL (Ri)	CPL (MR,Ri)	CPL (MO,Ri)	CPL (MR,SP)	CPL [MR.w]	CPL [MO.w]	CPL ([MR.w],Ri)	CPL ([MO.w],X)	CPLW Ri
			CPL @Ri	CPL @(M+Ri)	CPL @(M+Ri)	CPL @(M+SP)	CPL @M	CPL @M	CPL @(M+Ri)	CPL @(M+Ri)	
NEG A	NEG MR	NEG MO	NEG (Ri)	NEG (MR,Ri)	NEG (MO,Ri)	NEG (MR,SP)	NEG [MR.w]	NEG [MO.w]	NEG ([MR.w],Ri)	NEG ([MO.w],X)	NEGW Ri
			NEG @Ri	NEG @(M+Ri)	NEG @(M+Ri)	NEG @(M+SP)	NEG @M	NEG @M	NEG @(M+Ri)	NEG @(M+Ri)	
INC A	INC MR	INC MO	INC (Ri)	INC (MR,Ri)	INC (MO,Ri)	INC (MR,SP)	INC [MR.w]	INC [MO.w]	INC ([MR.w],Ri)	INC ([MO.w],X)	INCW Ri
			INC @Ri	INC @(M+Ri)	INC @(M+Ri)	INC @(M+SP)	INC @M	INC @M	INC @(M+Ri)	INC @(M+Ri)	
DEC A	DEC MR	DEC MO	DEC (Ri)	DEC (MR,Ri)	DEC (MN,Ri)	DEC (MR,SP)	DEC [MR.w]	DEC [MO.w]	DEC ([MR.w],Ri)	DEC ([MO.w],X)	DECW Ri
			DEC @Ri	DEC @(M+Ri)	DEC @(M+Ri)	DEC @(M+SP)	DEC @M	DEC @M	DEC @(M+Ri)	DEC @(M+Ri)	
SWAP A	SWAP MR	SWAP MO	SWAP (Ri)	SWAP (MR,Ri)	SWAP (MN,Ri)	SWAP (MR,SP)	SWAP [MR.w]	SWAP [MO.w]	SWAP ([MR.w],Ri)	SWAP ([MO.w],X)	SWAPW Ri
			SWAP @Ri	SWAP @(M+Ri)	SWAP @(M+Ri)	SWAP @(M+SP)	SWAP @M	SWAP @M	SWAP @(M+Ri)	SWAP @(M+Ri)	
TNZ A	TNZ MR	TNZ MO	TNZ (Ri)	TNZ (MR,Ri)	TNZ (MN,Ri)	TNZ (MR,SP)	TNZ [MR.w]	TNZ [MO.w]	TNZ ([MR.w],Ri)	TNZ ([MO.w],X)	TNZW Ri
			TST @Ri	TST @(M+Ri)	TST @(M+Ri)	TST @(M+SP)	TST @M	TST @M	TST @(M+Ri)	TST @(M+Ri)	

BSET MO,#bit	BRES MO,#bit	BCPL MO,#bit	BTJF MO,#bit,rel	BTJT MO,#bit,rel	BCCM MO,#bit	SCF	RCF	CCF	RVF
SETB M.#bit	CLR M.#bit	CPL M.#bit	MOV CY M.#bit JNC rel	MOV CY M.#bit JC rel	MOV M.#bit,CY	SETB CY	CLR CY	CPL CY	CLR V

JRC rel	JREQ rel	JRH rel	JRV rel	JRPL rel	JRM rel	JRIH rel	JRSGE rel signed greater than (N xor V)=0	JRSgt rel signed greater than (z or (N xor V))=0	JRSLE rel signed lower or equal (z or (N xor V))=1	JRSLT rel signed lower than (N xor V)=1	JRT rel
JC rel	C=1	JZ rel	Z=1	JRH rel	H=1	JRV rel	V=1	J plus,rel	>=0 N=0	J interrupt mask rel	J true rel
JRNC rel	JRNE rel	JRNH rel	JRNV rel	JRMI rel	JRNM rel	JRIL rel	JRUGE rel unsigned greater or equal C=0	JRUGT rel unsigned greater than C=0 and Z=0	JRULE rel unsigned lower or equal C=1 or Z=1	JRULT rel unsigned lower than C=1	JRF rel
JNC rel	C=0	J rel	Z=0	JRNH rel	H=0	JRV rel	V=0	J minus,rel	<0 N=1	J Not interrupt mask rel	J false rel

JRA rel	JP MN	JPF MF	JP (Ri)	JP (MR,Ri)	JP (MN,Ri)	JP [MR.w]	JP [MN.w]	JP ([MR.w],Ri)	JP ([MN.w],X)	JPF [MN.e]	RET POP PCH POP PCL
	JMP #MN	JMP #MF	JMP @Ri	JMP @(M+Ri)	JMP @(M+Ri)	JMP @MR	JMP @MN	JMP @MR+Ri	JMP @MN+X	JUMP @MN	
CALLR rel	CALL MN	CALLF MF	CALL (Ri)	CALL (MR,Ri)	CALL (MN,Ri)	CALL [MR.w]	CALL (Ri)	CALL ([MR.w],Ri)	CALL ([MN.w],X)	CALLF [MN.e]	RETF POP PCE POP PCH POP PCL
	CALL #MN	LCALL #MF	ICALL @Ri	ICALL @(M+Ri)	ICALL @(M+Ri)	ICALL @MR	ICALL @MN	ICALL @MR+Ri	ICALL @MN+X	LCALL @MN	



CCR						
b7						b0
V		I1	H	I0	N	Z
						C

I1	I0	
1	0	уровень 0 (main) низкий приоритет
0	1	уровень 1
0	0	уровень 2
1	1	уровень 3 (+software priority disabled) высокий приоритет

#bit - номер бита 0-7
#d8 - непосредственные данные 0-0xFF
#d16 - непосредственные данные 0-0xFFFF

rel - короткий переход +127/-128 относительно текущего значения PCE:PCL

MR диапазон адресов 0x000000-0x0000FF

MO диапазон адресов 0x000000-0x00FFFF частный случай от MN

MN диапазон адресов 0xnn0000-0xnnFFFF

MF диапазон адресов 0x000000-0xFFFFF

В качестве MR,MO,MN,MF может использоваться прямоуказанный адрес или имя метки определенное первой ячейке данных

Ri - индексные регистры X или Y

Ri_a,(Ri_a)=X,(X) или Y,(Y)

Ri_b,(Ri_b)=X,(Y) или Y,(X)

(.....) - адрес ячейки памяти

[....] - содержимое указателя по адресу M...

#M - адрес ячейки памяти

M - содержимое ячейки памяти

суффиксы длины данных по указанному адресу

.b - байт

.w - 2 байта (слово)

.e - 3 байта (extended адрес)

.l - 4 байта (в основном для директив DC. или DS.)

BCP=AND, но содержимого A НЕИЗМЕНЯЕТ
выставляет флаги N и Z по результату