

Function	Description	Pins	HC/T	AHC/T	LVC	AUC	AUP	SOT353	SOT753	SOT363	SOT457	SOT505-2	SOT765	SOT886	SOT833	SOT902	SOT891
	Single-gate	Technology						Package options									
1G00	Single two-input NAND gate	5	•	•	•	•	•	•	•					•			•
1G02	Single two-input NOR gate	5	•	•	•	•	•	•	•					•			•
1G04	Single inverter	5	•	•	•	•	•	•	•					•			•
1G06	Single inverter (open-drain output)	5		•	•		•	•	•					•			•
1G07	Single inverter (open-drain output)	5		•	•		•	•	•					•			•
1G08	Single two-input AND gate	5		•	•		•	•	•					•			•
1G0832	Three-input AND-OR gate	6					•			•				•			•
1G125	Single 3-state buffer	5	•	•	•		•	•	•					•			•
1G126	Single 3-state buffer	5	•	•	•		•	•	•					•			•
1G132	Two-input NAND Schmitt-trigger	5					•	•						•			•
1G11	Single three-input AND gate	5			•		•							•			•
1G14	Single Schmitt-trigger inverter	5	•	•	•	•	•	•	•					•			•
1G175	D-type flip-flop with reset	6	•		•					•	•			•			•
1G157	Single two-input multiplexer	6			•		•							•			•
1G158	Single two-input multiplexer	6			•		•							•			•
1G17	Single Schmitt-trigger buffer	6			•									•			•
1G18	Non-inverting demultiplexer	5			•					•	•			•			•
1G19	Decoder/demultiplexer	5			•					•	•			•			•
1G240	Buffer/line driver (3-state)	5					•	•						•			•
1G3157	Single 2-channel analog multiplexer/demultiplexer (SPDT switch)	5			•									•			•
1G32	Single two-input OR gate	5	•	•	•	•	•	•	•	•				•			•
1G3208	Three-input OR-AND gate	6					•							•			•
1G34	Single buffer	5			•		•	•						•			•
1G384	Single analog switch	6			•									•			•
1G386	Three-input Exclusive-OR gate	5			•					•	•			•			•
1G38	Single two-input NAND gate with open-drain outputs	5			•									•			•
1G66	Analog switch	5	•	•	•			•	•					•			•
1G53	Two-channel analog mux/demux	8			•								•		•		•
1G57	Single low-power configurable multi-function gate	5			•		•							•			•
1G58	Single low-power configurable multi-function gate	5					•							•			•
1G74	D-type flip-flop	8	•	•	•							•	•		•	•	
1G79	D-type flip-flop, positive-edge trigger	8		•	•			•	•								
1G80	D-type flip-flop, positive-edge trigger	5				•			•	•							
1G86	Single two-input Exclusive-OR gate	5	•	•	•	•	•	•	•	•							
1G97	Configurable multi-function gate	8			•		•						•		•	•	
1G98	Configurable multi-function gate	8			•		•						•		•	•	
1GU04	Single inverter (unbuffered)	5	•	•	•		•	•	•					•			•
1GX04	3.3-V crystal driver	5			•									•			•
	Dual-gate	Technology						Package options									
1T34	Dual supply translating buffer	5					•	•						•			•
2G00	Dual two-input NOR gate	8	•	•	•	•						•	•		•	•	
2G02	Dual two-input NOR gate	8	•	•	•	•						•	•		•	•	
2G04	Dual inverter	6	•	•	•	•	•			•	•			•			•
2G06	Dual inverter (open drain)	6	•	•	•		•			•	•			•			•
2G07	Dual buffer (open drain)	6	•	•	•		•			•	•			•			•
2G08	Dual two-input AND gate	8	•	•	•	•						•	•		•	•	
2G125	Dual 3-state buffer	8	•	•	•	•						•	•		•	•	
2G126	Dual 3-state buffer	8	•	•	•	•						•	•		•	•	
2G14	Dual Schmitt-trigger inverter	6	•	•	•	•	•			•	•			•			•
2G17	Dual Schmitt-trigger buffer	6			•	•	•			•	•			•			•
2G240	Dual buffer, inverter, 3-state	8	•	•	•	•						•	•		•	•	
2G241	Dual buffer, 3-state	8	•	•	•	•						•	•		•	•	
2G32	Dual two-input OR gate	8	•	•	•	•						•	•		•	•	
2G34	Dual buffer	6	•	•	•	•	•			•	•			•			•
2G38	Dual two-input NAND buffer, Ocs	8	•	•	•	•						•	•		•	•	
2G53	Dual analog multiplexer/demultiplexer	8			•							•	•		•	•	
2G58	Single low-power configurable multi-function gate	8					•										
2G66	Dual bilateral analog switch	8	•	•	•							•	•		•	•	
2G74	Single D-type flip-flop with ser/reset	8			•		•					•	•		•	•	
V2G66	Dual over-voltage-tolerant bilateral analog switch	8					•								•	•	
2G86	Dual Exclusive-OR gate	8	•	•	•	•	•					•	•		•	•	
2GU04	Dual inverter (unbuffered)	6	•	•	•	•	•			•	•						
	Triple-gate	Technology						Package options									
3G04	Triple inverter	8	•	•	•	•	•					•	•		•	•	
3G06	Triple inverter (open-drain output)	8	•	•	•	•						•	•		•	•	
3G07	Triple buffer (open-drain output)	8	•	•	•							•	•		•	•	
3G14	Triple Schmitt-trigger inverter	8	•	•	•	•						•	•		•	•	
3G17	Triple Schmitt-trigger buffer	8	•	•	•	•						•	•		•	•	
3G34	Triple buffer gate	8	•	•	•	•						•	•		•	•	
3GU04	Triple inverter (unbuffered)	8	•	•	•							•	•		•	•	
		Technology						Package options									
1G125	74CBTLV1G125 single-bus switch							•	•					•			