



DB_0	DB 0	98	ADC_DATA[0]	ADC_CLK	110	ADC_CLK
DB_1	DB 1	99	ADC_DATA[1]	AMP_ACDC	83	AC_DC
DB_2	DB 2	100	ADC_DATA[2]	AMP_ATT	84	AMP_X10
DB_3	DB 3	101	ADC_DATA[3]	PWM AMP	85	PWM AMP
DB_4	DB 4	103	ADC_DATA[4]	PWM_OFF	86	PWM_OFF
DB_5	DB 5	104	ADC_DATA[5]	EXTStb	1	EXTStb
DB_6	DB 6	105	ADC_DATA[6]	sADR0	76	sADR0
DB_7	DB 7	106	ADC_DATA[7]	sADR1	77	sADR1
				sADR2	80	sADR2
				sADR3	79	sADR3
				sADR4	72	sADR4
				sADR5	71	sADR5
				sADR6	70	sADR6
				sADR7	69	sADR7
				sADR8	68	sADR8
				sADR9	67	sADR9
				sADR10	75	sADR10
				sADR11	66	sADR11
				BA0	73	BA0
				BA1	74	BA1
				D CAS	60	D CAS
				D_CKE	53	D_CKE
				D_CLK	52	D_CLK
				D_CS	65	D_CS
				D_QM1	58	DQM1
				D_QM11	51	DQM11
				D_RAS	64	D_RAS
				D_WE	59	D_WE
				Q0	38	Q0
				Q1	39	Q1
				Q2	42	Q2
				Q3	43	Q3
				Q4	44	Q4
				Q5	46	Q5
				Q6	49	Q6
				Q7	50	Q7
				Q8	55	Q8
				Q9	54	Q9
				Q10	28	Q10
				Q11	30	Q11
				Q12	31	Q12
				Q13	32	Q13
				Q14	33	Q14
				Q15	34	Q15
				MOSI	2	MOSI
				SCLK	3	SCLK
				SSEL	4	SSEL
				MISO	89	MISO
				DAC CS	111	DAC CS
				PulseGen	87	PulseGen
				SPI_WDAT	7	SPI_WDAT
				SPI_CLK	10	SPI_CLK
				SPI_RDAT	11	SPI_RDAT

EP3C10E144